

高通®字库
GENITOP®

GT5SLCD2E-1A 标准矢量字库芯片

— 产品规格书 —

V 1.0_F
2025-03



www.hmi.gaotongfont.cn

版本修订记录

版本号	修改内容	日期	备注
V 1.0	字库说明书的制定	2020-07	
V1.0_A	新增灰度最佳粗细值对应表	2022-01	
V1.0_B	更新地址、网址、封装、电气特性	2022-06	
V1.0_C	删除矢量拉丁文、更新转码表	2022-12	
V1.0_D	更新企业网站网址	2023-04	
V1.0_E	更新 4.2、4.3、4.4	2024-11	
V1.0_F	更新 7.附表	2025-03	

目 录

1 概述	5
1.1 芯片特点	5
1.2 芯片内容	6
1.3 2~4bit 灰度最佳粗细值对应表	6
1.4 主控资源占用	7
1.5 建议字库芯片硬件规格及连接方式	7
1.6 显示方式对刷屏速度的影响及建议	7
1.7 RAM 资源使用建议	8
1.8 灰度字混合背景与内存关系	8
1.9 字体显示流程	9
1.10 叠加背景效果图	10
2 操作指令	12
2.1 Instruction Parameter(指令参数)	12
2.2 Read Data Bytes (一般读取)	12
2.3 Read Data Bytes at Higher Speed (快速读取数据)	13
2.4 读芯片状态时序	14
2.5 深度睡眠模式指令 (B9H)	14
2.6 唤醒深度睡眠模式指令 (ABH)	14
3 引脚描述与电路连接	15
3.1 引脚配置	15
3.2 引脚描述	15
3.3 SPI 接口与主机接口参考电路示意图	17
4 电气特性	18
4.1 绝对最大额定值	18
4.2 DC 特性	18
4.3 AC 特性	18
4.4 上电时序	20
5 封装尺寸	21
6 样张	23
6.1 ASCII 码字型样张	23
6.2 中文字型样张	25

7.附表（矢量字库选型表-全）	26
-----------------------	----



1 概述

GT5SLCD2E-1A是一款支持16-192点阵的矢量字库芯片，使用灰度算法使汉字边缘变得比纯点阵字更加柔和、平滑。采用高通超小型嵌入式矢量字库，具有字体平滑及不失真等特点，可以产生多种高质量的文字输出，可以支持加粗、倾斜、反白、阴影等文字特效，支持ASCII码字符、GBK汉字。用户通过字符内码，利用我司所提供库文件内的函数接口可直接读取该内码的点阵信息。

1.1 芯片特点

- 数据总线：SPI 串行总线接口
- 时钟频率：45MHz(max.)@3.3V
- 工作电压：2.7V~3.6V
- 电流：
 - 工作电流：读电流 20mA(max)
 - 写电流 30mA(max)
 - 睡眠电流：8uA(Max)
- 工作温度：-40℃~85℃
- 封装： DFN8 2X3\SOP8-B
- 字符集：
 - GBK 中文
 - ASCII 码
- 字号： 16-192



1.2 芯片内容

字符集	字体	支持编码	字号	灰度	数据类型
ASCII	线型	ASCII / UNICODE	16-192	4bit+	矢量
	长黑	ASCII / UNICODE	16-192	4bit+	矢量
	黑正	ASCII / UNICODE	16-192	4bit+	矢量
	时钟体	ASCII / UNICODE	16-192	4bit+	矢量
中文	黑体	GBK/UNICODE	16-192	4bit+	矢量
转码表	unicode 转 GBK				

备注：标准版本支持 16-128、自定义版本支持 16-192；

灰度 4bit+ 只支持 48 点以下字号，64、96 支持 2bit，128、192 支持 1bit。

1.3 2~4bit 灰度最佳粗细值对应表

字号	灰度	最佳粗细值			
		宋	仿	楷	黑
16	2bit	39	55	52	40
	4bit	84	120	98	88
18	2bit	39	55	40	40
	4bit	96	100	110	92
20	2bit	39	55	46	40
	4bit	96	100	110	92
22	2bit	39	55	40	40
	4bit	100	110	114	92
24	2bit	50	64	60	50
	4bit	110	128	128	100
28	2bit	50	62	60	50
	4bit	112	160	140	116
32	2bit	56	84	70	60
	4bit	160	160	160	156
36	2bit	50	76	80	60
	4bit	140	160	160	150
40	2bit	73	90	90	80
	4bit	140	170	180	180
48	2bit	96	100	90	96
	4bit	200	200	200	200

1.4 主控资源占用

资源占用表			
字号（16-128）		字号（16-192）	
RAM 资源:	3.8 KByte	RAM 资源:	4.8KByte
ROM 资源:	11.5KByte	ROM 资源:	11.5KByte
客户接收缓存 RAM:	2KByte	客户接收缓存 RAM:	4.5KByte

<主控资源占用表>

1.5 建议字库芯片硬件规格及连接方式

字库硬件规格及连接方式配置			
标准版（字号 16-128 点）		自定义版本（字号 16-192 点）	
MCU 主频:	48MHz	MCU 主频:	64MHz
字库芯片连接的 SPI:	硬件 SPI 外设， 外设频率 8M 及以上	字库芯片连接的 SPI:	硬件 SPI 外设， 外设频率 8M 及以上
RAM 资源:	8KB	RAM 资源:	16KB
ROM 资源:	16KB	ROM 资源:	32KB
客户接收缓存 RAM:	2KB	客户接收缓存 RAM:	4.5KB

<硬件规格及连接方式配置表>

1.6 显示方式对刷屏速度的影响及建议

显示终端驱动硬件及连接方式推荐配置表	
硬件及连接方式:	使用并口方式或硬件 SPI 外设方式驱动显示终端
硬件 SPI 速率:	8M 或以上
刷屏方式:	推荐使用区域刷屏

下表是不同 SPI 速率、不同的刷屏方式对屏幕刷新速度的影响：

<区域刷屏速度表>

SPI 频率	时间	字号	显示方式
8MHz	≈9.54Ms	20	区域刷屏
4MHz	≈10.91Ms	20	区域刷屏
2MHz	≈13.49Ms	20	区域刷屏
1MHz	≈18.71Ms	20	区域刷屏

<打点刷屏速度表>

SPI 频率	时间	字号	显示方式
8MHz	≈19.563Ms	20	打点
4MHz	≈21.669Ms	20	打点
2MHz	≈25.319Ms	20	打点
1MHz	≈33.074Ms	20	打点

1.7 RAM 资源使用建议

如果 RAM 资源足够的情况下，尽量将需要叠加部分的背景读入到 RAM 进行混合。或者读入到 MCU 的 FLASH 部分进行混合。建议将一屏所显示的字全部读入到 RAM 当中处理，然后一次性刷入到屏幕当中。这样做可以提高数据送入显示终端中的速度，改善终端客户体验。

1.8 灰度字混合背景与内存关系

颜色或者背景叠加：只进行一次叠加，背景尽量使用色彩变化不大的背景。使用背景颜色值平均算法，可以在不进行大量的背景数据读取的情况下进行混合，而不降低显示质量。提高显示速度的同时也可以节约大量内存。

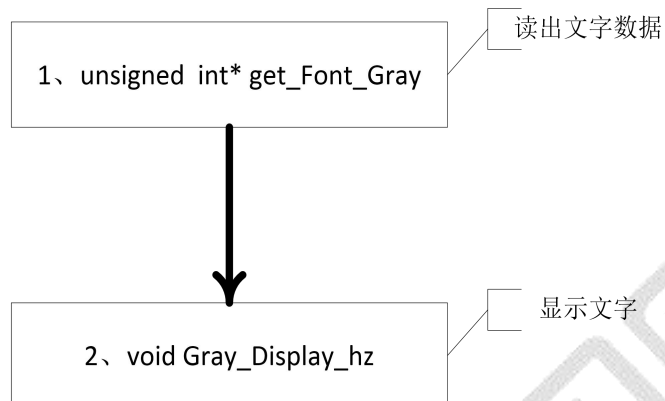
(参考公式：[W 点阵数] x [H 点阵数] x 2 x 混合字符数)

点阵数	混合字符数/所需 RAM	混合字符数/所需 RAM
18	10/6480(字节)	20/12960(字节)
20	10/8000(字节)	20/16000(字节)
24	10/11520(字节)	20/23040(字节)
28	10/15680(字节)	20/31360(字节)
32	10/20480(字节)	20/40960(字节)
48	5/23040(字节)	10/46080(字节)
64	5/40960(字节)	10/81920(字节)

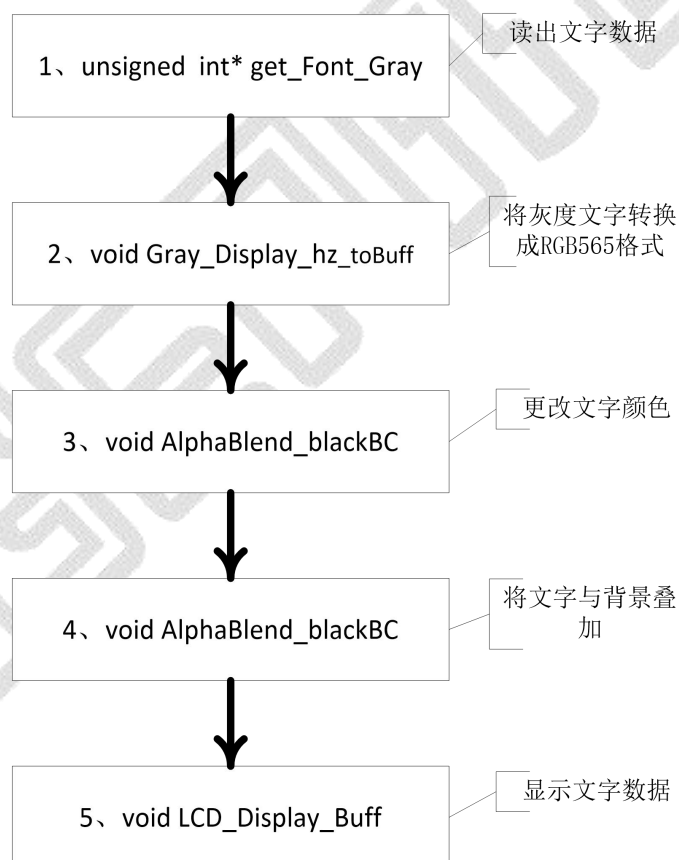
<灰度字数混合背景与内存关系表>

1.9 字体显示流程

1.9.1 黑底白字或白底黑字使用流程

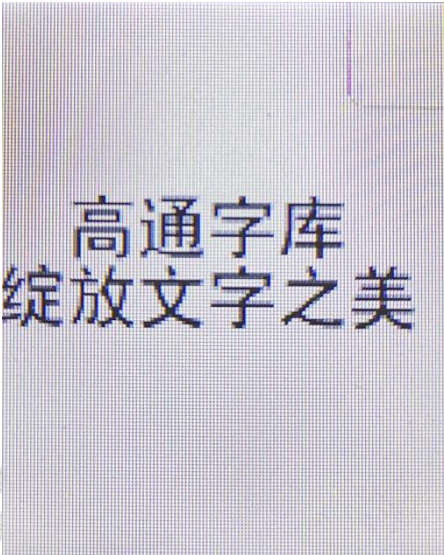
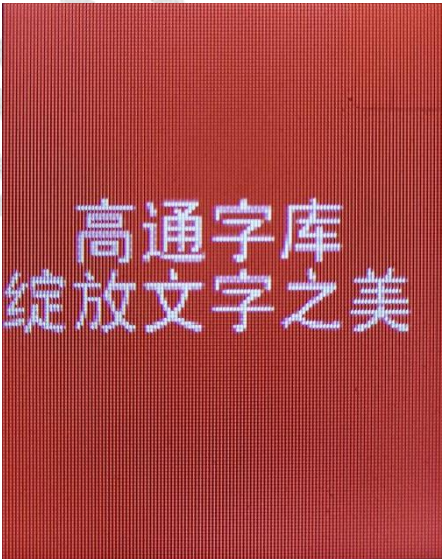


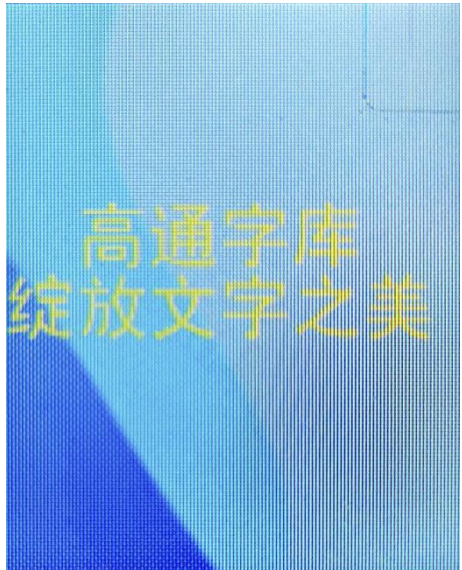
1.9.2 其他颜色背景和其他颜色文字使用流程



备注：具体流程详见技术人员提供的使用说明文档；

1.10 叠加背景效果图

叠加背景效果图	
	示例图
1.无背景叠加	
2.单色背景 (读出灰度数据后采用和单一背景颜色进行一次叠加的方式)	

3.色差不大的背景 (读出一行或者数行算出一个背景近似平均值，使用该值进行一次叠加的方式)	
4.色差较大的背景 (例如头发和皮肤的颜色的这种色差。建议将整个背景读取出来和汉字数据进行叠加)	

2 操作指令

2.1 Instruction Parameter(指令参数)

Instruction	Description	Instruction Code(One-Byte)		Address Bytes	Dummy Bytes	Data Bytes
READ	Read Data Bytes	0000 0011	03 h	3	—	1 to ∞
FAST_READ	Read Data Bytes at Higher Speed	0000 1011	0B h	3	1	1 to ∞

所有对本芯片 SPI 接口的操作只有 2 个，那就是 Read Data Bytes (READ “一般读取”)和 Read Data Bytes at Higher Speed (FAST_READ “快速读取点阵数据”)。

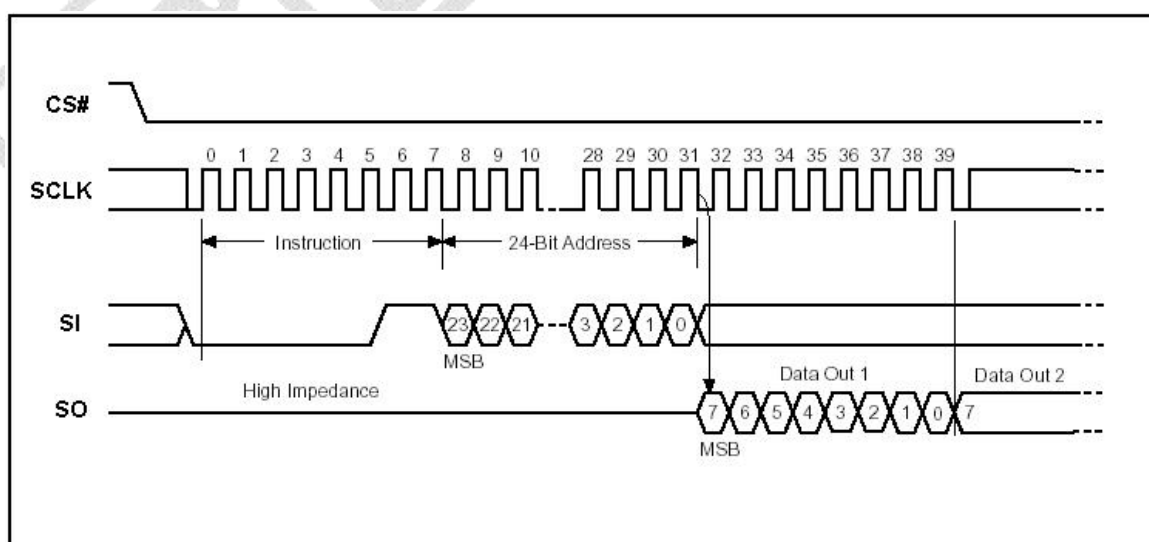
2.2 Read Data Bytes（一般读取）

Read Data Bytes 需要用指令码来执行每一次操作。READ 指令的时序如下(图):

- 首先把片选信号（CS#）变为低，紧跟着的是 1 个字节的命令字（03 h）和 3 个字节的地址和通过串行数据输入引脚（SI）移位输入，每一位在串行时钟（SCLK）上升沿被锁存。
- 然后该地址的字节数据通过串行数据输出引脚（SO）移位输出，每一位在串行时钟（SCLK）下降沿被移出。
- 读取字节数据后，则把片选信号（CS#）变为高，结束本次操作。

如果片选信号（CS#）继续保持为底，则下一个地址的字节数据继续通过串行数据输出引脚（SO）移位输出。

图：Read Data Bytes (READ) Instruction Sequence and Data-out sequence:



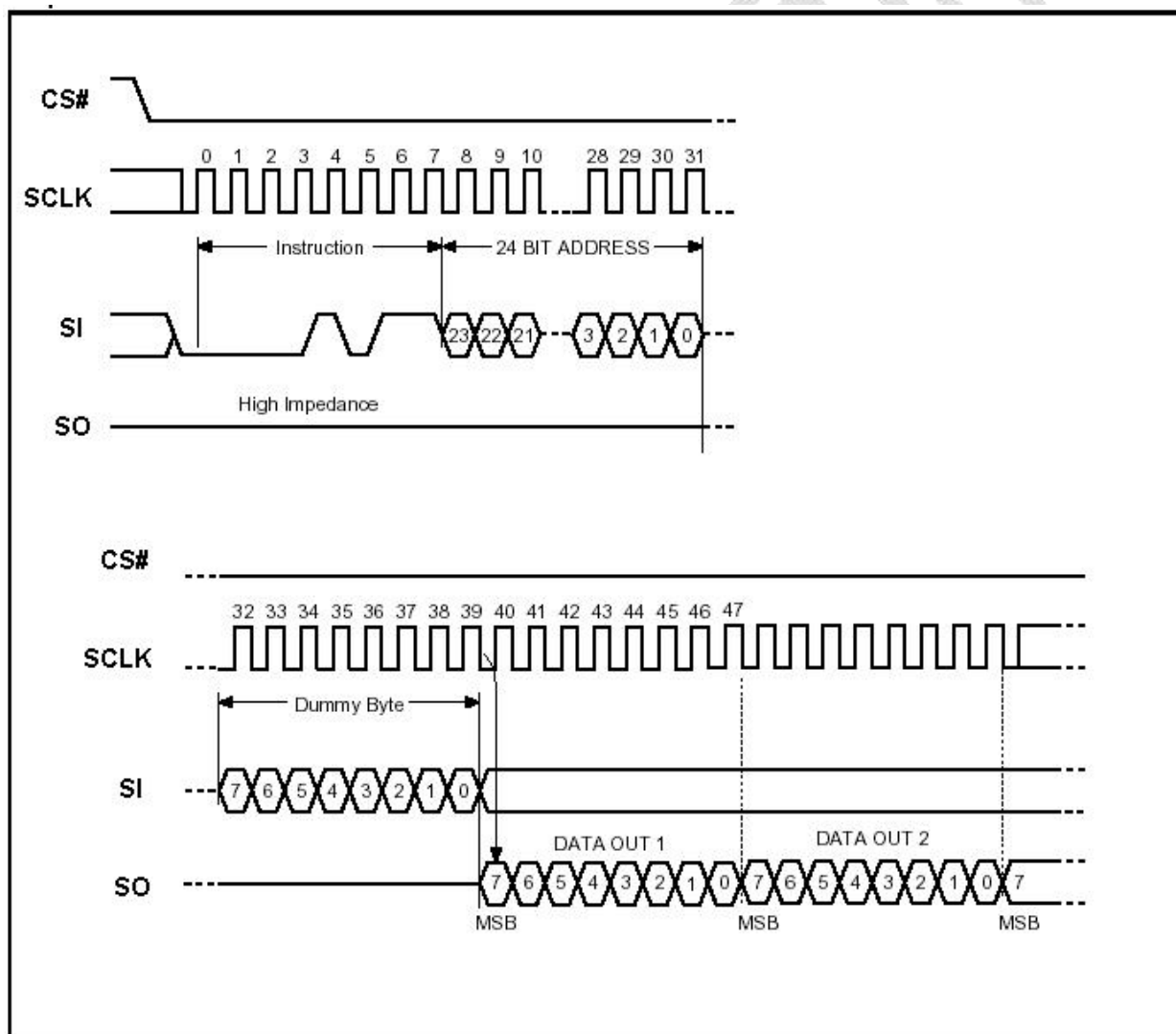
2.3 Read Data Bytes at Higher Speed (快速读取数据)

Read Data Bytes at Higher Speed 需要用指令码来执行操作。READ_FAST 指令的时序如下(图):

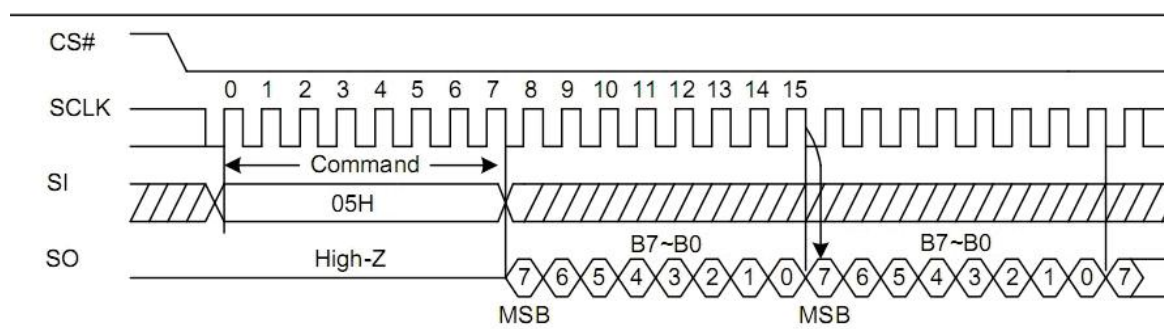
- 首先把片选信号 (CS#) 变为低, 紧跟着的是 1 个字节的命令字 (0B h) 和 3 个字节的地址以及一个字节 Dummy Byte 通过串行数据输入引脚 (SI) 移位输入, 每一位在串行时钟 (SCLK) 上升沿被锁存。
- 然后该地址的字节数据通过串行数据输出引脚 (SO) 移位输出, 每一位在串行时钟 (SCLK) 下降沿被移出。
- 如果片选信号 (CS#) 继续保持为底, 则下一个地址的字节数据继续通过串行数据输出引脚 (SO) 移位输出。例: 读取一个 15x16 点阵汉字需要 32Byte, 则连续 32 个字节读取后结束一个汉字的点阵数据读取操作。

如果不需要继续读取数据, 则把片选信号 (CS#) 变为高, 结束本次操作。

图: Read Data Bytes at Higher Speed (READ_FAST) Instruction Sequence and Data-out sequence:



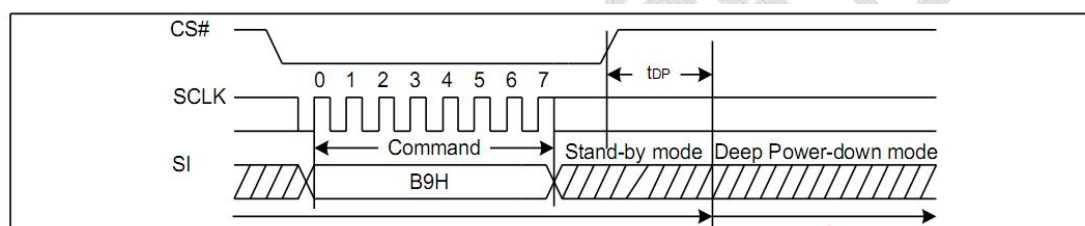
2.4 读芯片状态时序



2.5 深度睡眠模式指令（B9H）

一旦字库芯片进入深度睡眠模式，所有的命令将被忽略，除了唤醒深度睡眠模式指令，首先 CS# 为低电平，输入 B9H 命令，然后 CS# 变为高电平并持续 TDP 的时间 (TDP=25us)，在 TDP 的持续时间内，字库芯片进入深层关机模式。

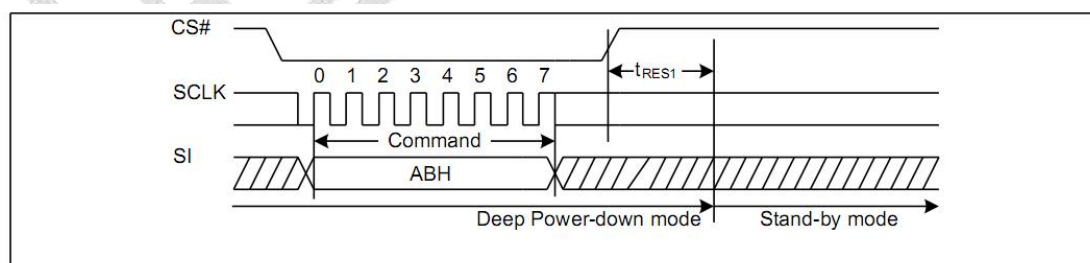
深度睡眠模式指令的时序波形图



2.6 唤醒深度睡眠模式指令（ABH）

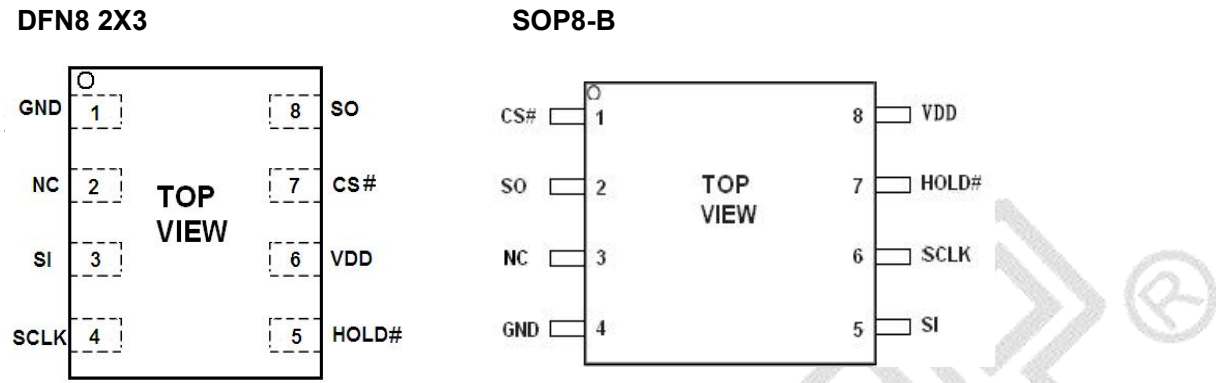
首先 CS# 为低电平，向字库芯片发送 ABH 指令，然后 CS# 变为高电平并持续 Tres1 的时间 (Tres1=25us)，字库芯片将恢复正常运行，CS# 引脚必须在 Tres1 时间内保持高电平。

唤醒深度睡眠模式指令的时序波形图



3 引脚描述与电路连接

3.1 引脚配置



DFN8 2X3

NO.	名称	I/O	描述
1	GND		地(Ground)
2	NC		悬空
3	SI	I	串行数据输入 (Serial data input)
4	SCLK	I	串行时钟输入 (Serial clock input)
5	HOLD#	I	总线挂起 (Hold, to pause the device without)
6	VDD		电源(+ 3.3V Power Supply)
7	CS#	I	片选输入 (Chip enable input)
8	SO	O	串行数据输出 (Serial data output)

SOP8-B

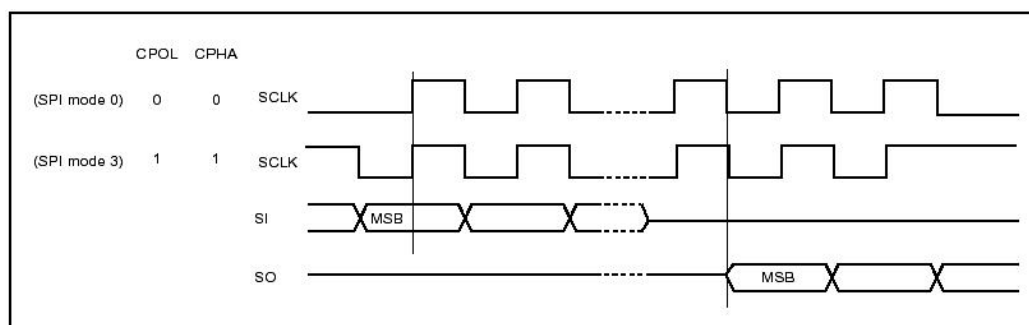
NO.	名称	I/O	描述
1	CS#	I	片选输入 (Chip enable input)
2	SO	O	串行数据输出 (Serial data output)
3	NC		悬空
4	GND		地(Ground)
5	SI	I	串行数据输入 (Serial data input)
6	SCLK	I	串行时钟输入 (Serial clock input)
7	HOLD#	I	总线挂起 (Hold, to pause the device without)
8	VDD		电源(+ 3.3V Power Supply)

串行数据输出（SO）：该信号用来把数据从芯片串行输出，数据在时钟的下降沿移出。

串行数据输入（SI）：该信号用来把数据从串行输入芯片，数据在时钟的上升沿移入。

串行时钟输入（SCLK）：数据在时钟上升沿移入，在下降沿移出。

片选输入（CS#）：所有串行数据传输开始于CS#下降沿，CS#在传输期间必须保持为低电平，在两条指令之间保持为高电平。

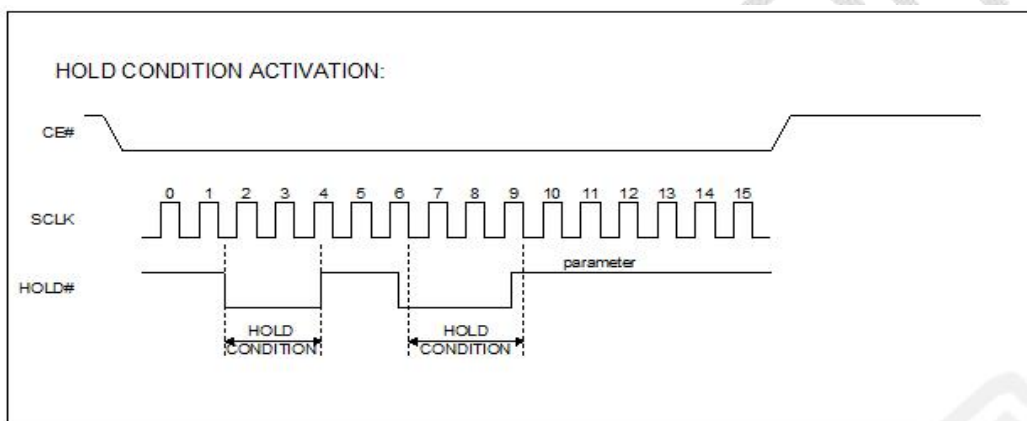


总线挂起输入 (HOLD#) :

该信号用于片选信号有效期间暂停数据传输, 在总线挂起期间, 串行数据输出信号处于高阻态, 芯片不对串行数据输入信号和串行时钟信号进行响应。

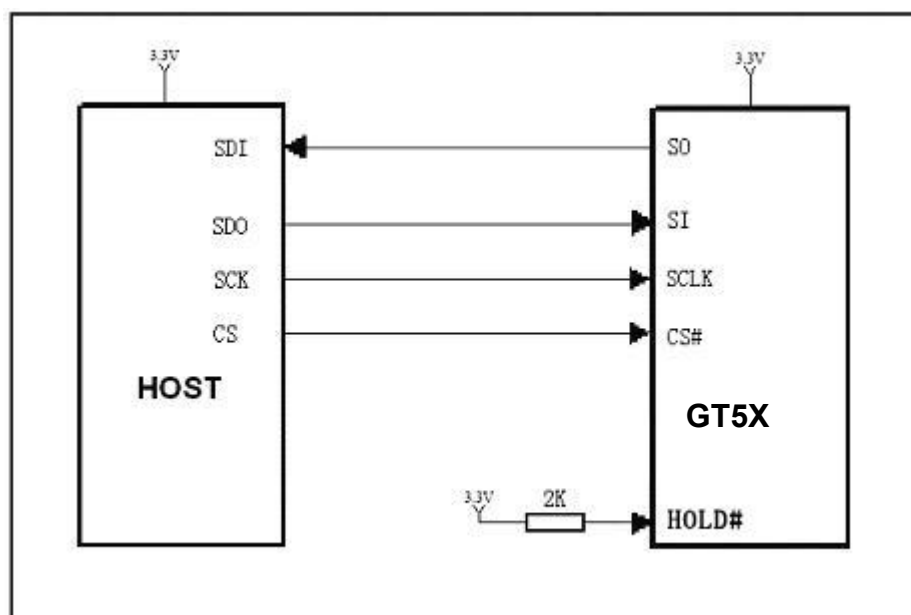
当HOLD#信号变为低并且串行时钟信号 (SCLK) 处于低电平时, 进入总线挂起状态。

当HOLD#信号变为高并且串行时钟信号 (SCLK) 处于低电平时, 结束总线挂起状态。



3.3 SPI 接口与主机接口参考电路示意图

SPI 与主机接口电路连接可以参考下图（HOLD#管脚建议接 2K 电阻 3.3V 拉高）。



SPI 接口与主机接口参考电路示意图

4 电气特性

4.1 绝对最大额定值

Symbol	Parameter	Min.	Max.	Unit	Condition
T _{OP}	Operating Temperature	-40	85	°C	
T _{STG}	Storage Temperature	-65	150	°C	
V _{DD}	Supply Voltage	-0.3	3.6	V	
V _{IN}	Input Voltage	-0.3	V _{DD} +0.3	V	

4.2 DC 特性

Condition: T_{OP} = -40°C to 85°C, GND=0V

Symbol	Parameter	Min.	Typ.	Max.	Unit	Condition
I _{DD}	VDD Supply Current(active)	-	-	30	mA	
I _{SB}	VDD Standby Current	-	-	55	uA	/CS=VDD, VIN=VDD orVSS
I _{cc2}	Deep Power-Down Current	-	-	8	uA	/CS=VDD, VIN=VDD or VSS
V _{IL}	Input LOW Voltage	-0.5	-	0.16VCC	V	VDD=2.7~3.6 V
V _{IH}	Input HIGH Voltage	0.8VCC	-	VCC+0.4	V	
V _{OL}	Output LOW Voltage		-	0.4 (I _{OL} =1.6mA)	V	
V _{OH}	Output HIGH Voltage	VDD-0.2 (I _{OH} =-100uA)	-		V	
I _{LI}	Input Leakage Current	-	-	±2	uA	
I _{LO}	Output Leakage Current	-	-	±2	uA	

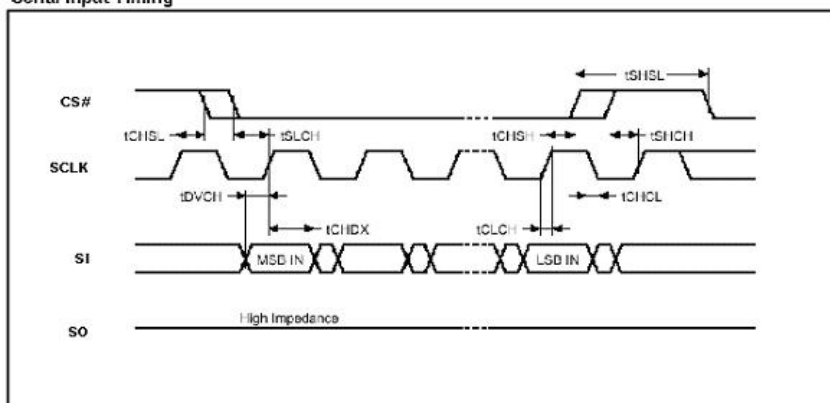
Note: I_{IL}: Input LOW Current, I_{IH}: Input HIGH Current,
I_{OL}: Output LOW Current, I_{OH}: Output HIGH Current,

4.3 AC 特性

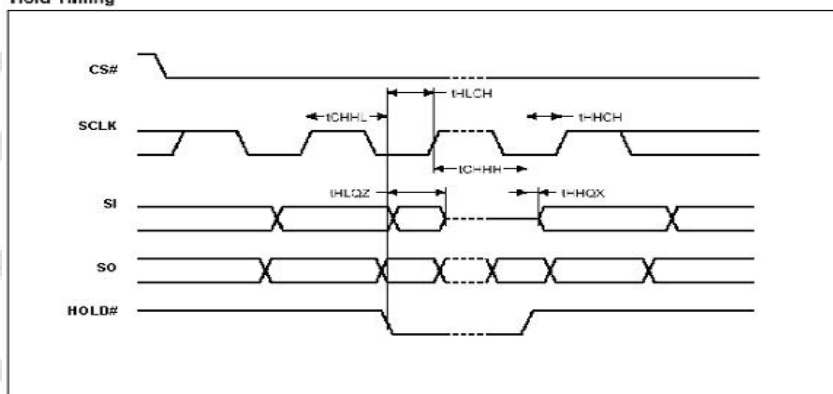
Symbol	Alt.	Parameter	Min.	Typ.	Max.	Unit
F _c	F _c	Clock Frequency	D.C.		45	MHz
t _{CH}	t _{CLH}	Clock High Time	5			ns
t _{CL}	t _{CLL}	Clock Low Time	5			ns
t _{CLCH}		Clock Rise Time(peak to peak)	0.2			V/ns
t _{CHCL}		Clock Fall Time (peak to peak)	0.2			V/ns
t _{SLCH}	t _{CSS}	CS# Active Setup Time (relative to SCLK)	7			ns
t _{CHSL}		CS# Not Active Hold Time (relative to SCLK)	5			ns
t _{DVCH}	t _{DSU}	Data In Setup Time	2			ns

tCHDX	tDH	Data In Hold Time	5			ns
tCHSH		CS# Active Hold Time (relative to SCLK)	5			ns
tSHCH		CS# Not Active Setup Time (relative to SCLK)	5			ns
tSHSL	tCSH	CS# Deselect Time	130			ns
tSHQZ	tDIS	Output Disable Time			9	ns
tCLQV	tV	Clock Low to Output Valid			7.5	ns
tCLQX	tHO	Output Hold Time	5			ns
tHLCH		HOLD# Setup Time (relative to SCLK)	5			ns
tCHHH		HOLD# Hold Time (relative to SCLK)	5			ns
tHHCH		HOLD Setup Time (relative to SCLK)	5			ns
tCHHL		HOLD Hold Time (relative to SCLK)	5			ns
tHHQX	tLZ	HOLD to Output Low-Z			7	ns
tHLQZ	tHZ	HOLD# to Output High-Z			12	ns

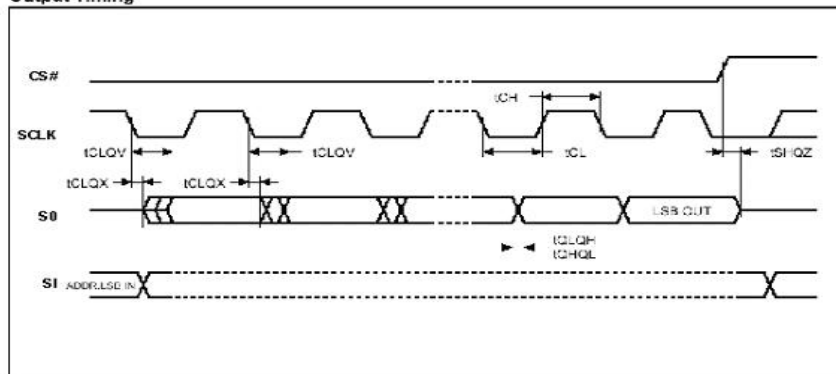
Serial Input Timing



Hold Timing

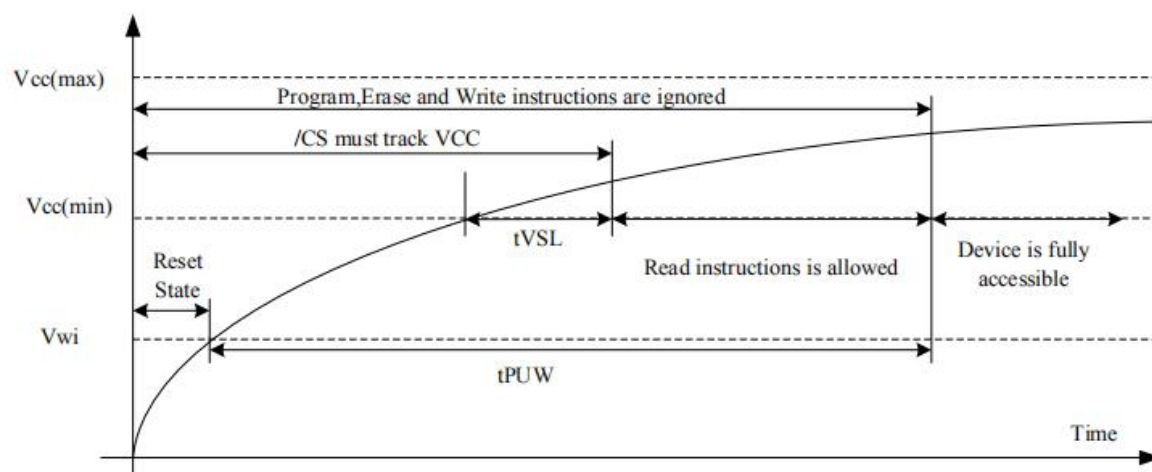


Output Timing



4.4 上电时序

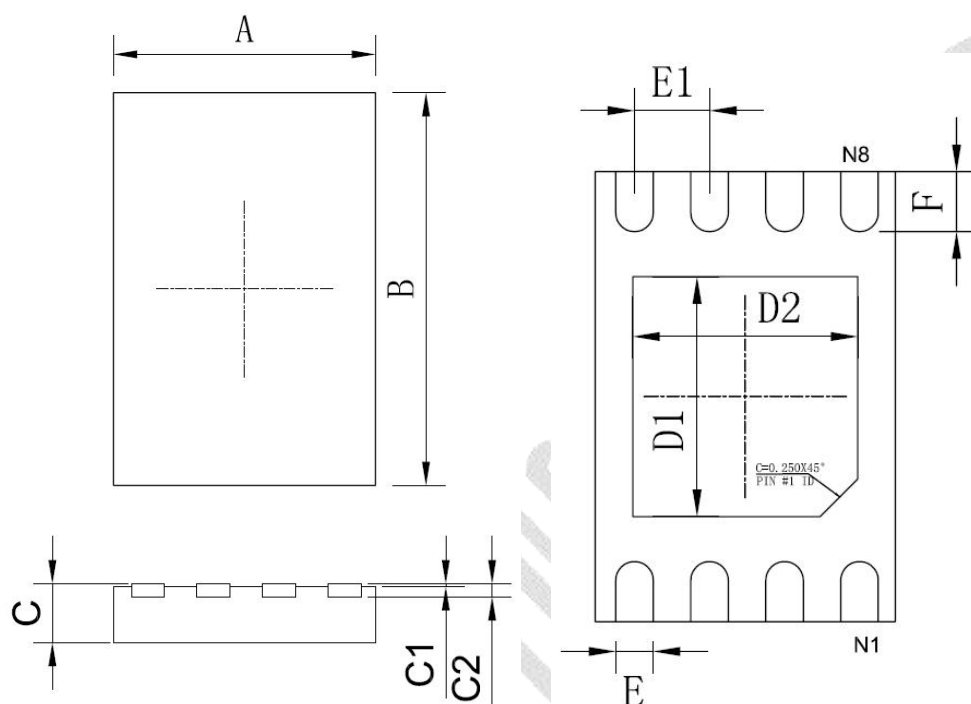
Symbol	Parameter	Min	Max	unit
T VSL	VCC(min)To/CS Low	300	-	us
T PUW	Time Delay From VCC(min)To Write Instruction	4	10	ms
VWI	Trite Inhibit Voltage VCC(min)	1.5	2.5	v



5 封装尺寸

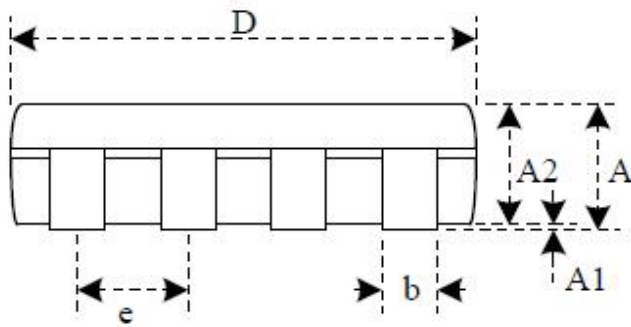
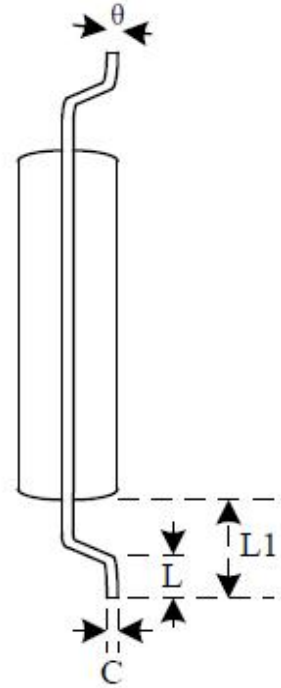
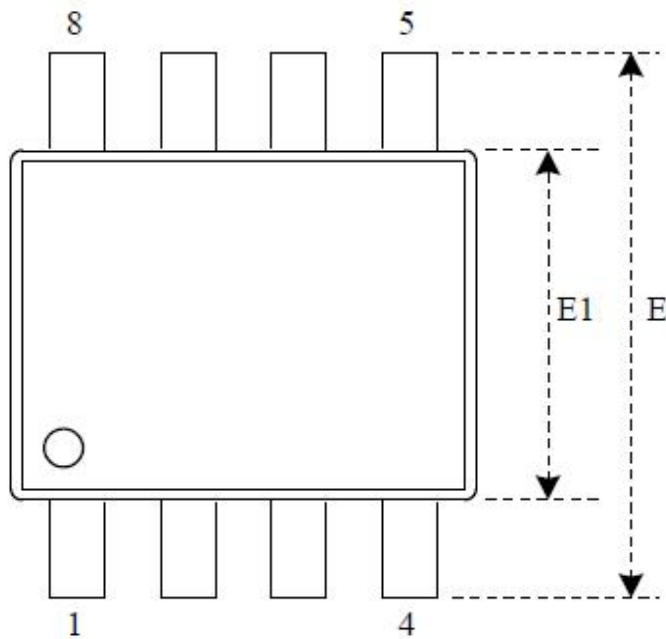
封装类型	封装尺寸
DFN8 2X3	2.0mmx 3.0mm (79milX118mil)
SOP8-B	5.28mmX7.90mm (208milX311mil)

DFN8-2X3



DIMENSION LABEL 尺寸 标注	MIN (mm) 最小 (mm)	MAX (mm) 最大 (mm)	DIMENSION LABEL 尺寸 标注	MIN (mm) 最小 (mm)	MAX (mm) 最大 (mm)
A	2.0±0.1		D1	1.60TYP	
B	3.0±0.1		D2	1.50TYP	
C	0.70	0.80	E	0.250TYP	
C1	0~0.050		E1	0.500TYP	
C2	0.203TYP		F	0.400TYP	

SOP8-B



Symbol		A	A1	A2	b	C	D	E	E1		L	L1	S	
Unit														
Mm	Min.	-	0.05	1.70	0.36	0.19	5.13	7.70	5.18		0.50	1.21	0.62	0
	Norm	-	0.15	1.80	0.41	0.20	5.23	7.90	5.28	1.27	0.65	1.31	0.74	5
	Max.	2.16	0.25	1.91	0.51	0.25	5.33	8.10	5.38		0.80	1.41	0.88	8
inch	Min.	-	0.002	0.067	0.014	0.007	0.202	0.303	0.204		0.020	0.048	0.024	0
	Norm	-	0.006	0.071	0.016	0.008	0.206	0.311	0.208	0.050	0.026	0.052	0.029	5
	Max.	0.085	0.010	0.075	0.020	0.010	0.210	0.319	0.212		0.031	0.056	0.035	8

6 样张

6.1 ASCII 码字型样张

线形

16 AaBbCcDdEe12345
 20 AaBbCcDdEe12345
 24 AaBbCcDdEe12345
 28 AaBbCcDdEe12345
 32 AaBbCcDdEe12345
 48 AaBbCcDdEe12345
 64 AaBbCcDdEe12345
 96 AaBbCcDdEe12345
 128 AaBbCcDdEe12345
 192 AaBbCcDdEe12345

长黑

16 AaBbCcDdEe12345
 20 AaBbCcDdEe12345
 24 AaBbCcDdEe12345
 28 AaBbCcDdEe12345
 32 AaBbCcDdEe12345
 48 AaBbCcDdEe12345
 64 AaBbCcDdEe12345
 96 AaBbCcDdEe12345
 128 AaBbCcDdEe12345
 192 AaBbCcDdEe12345

正圆

16 AaBbCcDdEe12345
 20 AaBbCcDdEe12345
 24 AaBbCcDdEe12345
 28 AaBbCcDdEe12345
 32 AaBbCcDdEe12345
 48 AaBbCcDdEe12345
 64 AaBbCcDdEe12345
 96 AaBbCcDdEe12345
 128 AaBbCcDdEe12345
 192 AaBbCcDdEe12345

黑正

16 Aa Bb Cc Dd Ee 12345
 20 Aa Bb Cc Dd Ee 12345
 24 Aa Bb Cc Dd Ee 12345
 28 Aa Bb Cc Dd Ee 12345
 32 Aa Bb Cc Dd Ee 12345
 48 Aa Bb Cc Dd Ee 12345
 64 Aa Bb Cc Dd Ee 12345
 96 Aa Bb Cc Dd Ee 12345
 128 Aa Bb Cc Dd Ee 12345
 192 Aa Bb Cc Dd Ee 12345

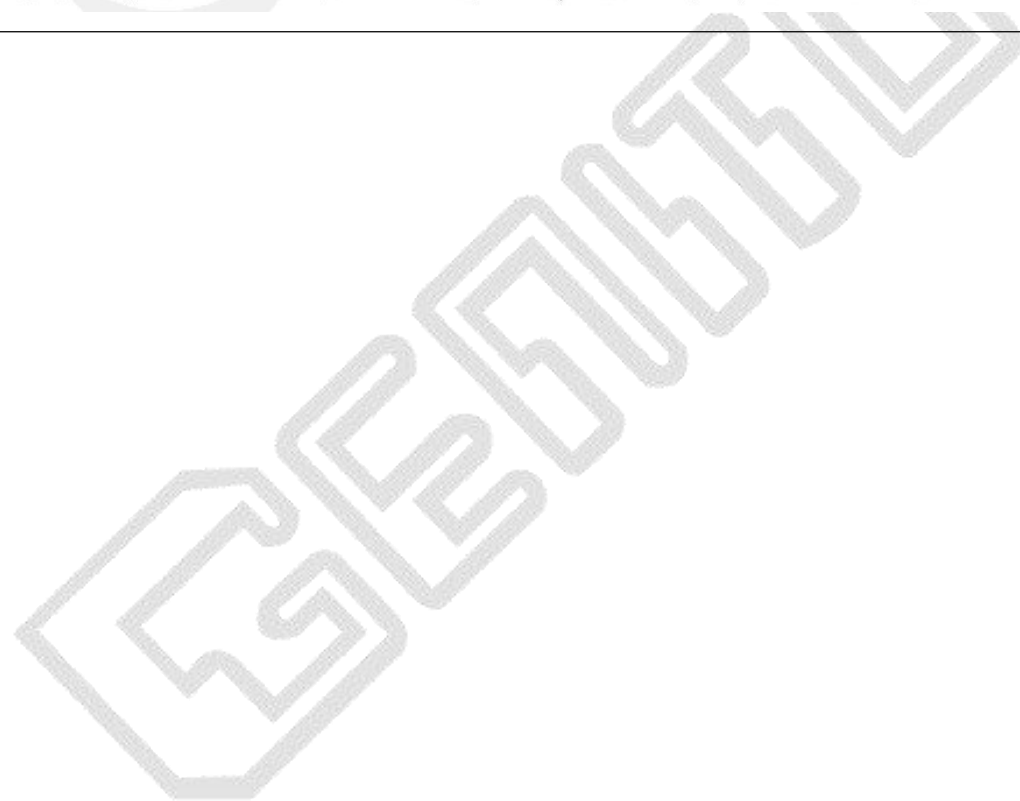
时钟体

16 Aa Bb Cc Dd Ee 12345
 20 Aa Bb Cc Dd Ee 12345
 24 Aa Bb Cc Dd Ee 12345
 28 Aa Bb Cc Dd Ee 12345
 32 Aa Bb Cc Dd Ee 12345
 48 Aa Bb Cc Dd Ee 12345
 64 Aa Bb Cc Dd Ee 12345
 96 Aa Bb Cc Dd Ee 12345
 128 Aa Bb Cc Dd Ee 12345
 192 Aa Bb Cc Dd Ee 12345

6.2 中文字型样张

黑体

16 高通字库绽放文字之美
20 高通字库绽放文字之美
24 高通字库绽放文字之美
28 高通字库绽放文字之美
32 高通字库绽放文字之美
48 高通字库绽放文字之美
64 高通字库绽放文字之美
96 高通字库绽放文字之美
128 高通字库绽放文字之美
192 高通字库绽放文字之美



7.附表 (矢量字库选型表-全)

语言	字体	大小	样张图 (参考 32 点)
ASCII	圆角	16-192	AaBbCcDdEe12345
	线形		AaBbCcDdEe12345
	白斜		<i>AaBbCcDdEe12345</i>
	方斜		<i>AaBbCcDdEe12345</i>
	长黑		AaBbCcDdEe12345
	打字		AaBbCcDdEe12345
	黑正		AaBbCcDdEe12345
	美术		AaBbCcDdEe12345
	手写		<i>AaBbCcDdEe12345</i>
	正圆		AaBbCcDdEe12345
	歌德		AaBbCcDdEe12345
	时钟体		AaBbCcDdEe12345
中文	宋体		高通字库绽放文字之美
	仿宋		高通字库绽放文字之美
	楷体		高通字库绽放文字之美
	黑体		高通字库绽放文字之美
拉丁文	圆角		înflorește frumusețea textului
日文	黑体		咲く言葉の美しさ
韩文	黑体		꽃 피는 말의 아름다움

西里尔	标准		цветущий Красота
希腊文	标准		των ανθισμένων λέξεων
希伯来	标准		היופי של מילים פורחות
阿拉伯	标准		المتفتحة الكلمات جمال
泰文	标准		ความงดงามของคำที่เป่งบาน



GOTOP®
高通



深圳 OFFICE

地址：广东省深圳市福田区沙头街道泰然九路金润大厦 12C

电话：0755-83453881 83453855

传真：0755-83453855-8004